Prüfungsklausur 1608 – W
S2013/2014

Prof. Dr. J. Keller 22.03.2014

Bewertungsschema

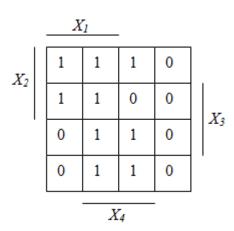
Aufgabe	a	b	c	d	e	total
I-1	3	4	1	2	2	12
I-2						6
I-3	4	3				7
I-4						6
I-5	3	3				$6+2~{ m ZP}$
I-6	4	1	3			8
I-7	2	2	1			5
II-1						3
II-2						9
II-3						6
II-4						9
II-5						15
II-6						8

Aufgabe I-1 (KV-Diagramm)

a) Welche der folgenden Paare von boole'schen Ausdrücke berechnen die gleiche Schaltfunktion? (3 P.)

 $X_1 \vee X_2 \wedge X_3 \text{ und } (X_1 \vee X_2) \wedge X_3$ $X_1 \wedge (X_2 \vee X_3) \text{ und } X_1 \wedge X_2 \vee X_1 \wedge X_3$ $X_1 \vee X_2 \wedge \bar{X}_1 \text{ und } (\bar{X}_1 \vee X_3) \wedge (\bar{X}_3 \vee \bar{X}_2)$

b) Bestimmen Sie die Primimplikanten der folgenden Schaltfunktion, deren KV-Diagramm gegeben ist. (4 P.)



c) Geben Sie eine disjunktive Normalform an, die das exklusive Oder der Variablen X_1 und X_2 berechnet, d.h. eine Schaltfunktion, die genau dann den Wert 1 annimmt, wenn genau eine der Variablen X_1 und X_2 den Wert 1 hat. (1 P.)

d) Bestimmen Sie die Kosten einer konjunktiven Normalform aus 7 Klauseln, bei der jede Klausel zwei invertierte und eine nicht-invertierte Variable enthält. (2 P.)

- 1	
- 1	
- 1	
- 1	
- 1	
- 1	
- 1	
- 1	
- 1	
- 1	
- 1	
- 1	
- 1	
- 1	
- 1	
- 1	
- 1	
- 1	
- 1	
- 1	
- 1	
- 1	
- 1	
- 1	
- 1	
- 1	
- 1	

e) Kreuzen Sie bei der folgenden Primtermtabelle die Primimplikanten an, die Kernimplikanten sind. (2 P.)

	Minterme/Trägerelemente						
Primterme	M1	M2	М3	M4	M5	M6	M7
P1	X	X		X	X		
P2		X	X		X		X
Р3	X					X	
P4						X	X

Aufgabe I-2 (Binärzahlen und Arithmetik)

Rechnen Sie die Zahlendarstellungen um. (je 1 P.)

$$\langle 1010101 \rangle =$$

$$[1010101] =$$

$$\operatorname{bin}_6(14) =$$

$$twoc(-5) = mit 6$$
 Stellen einschl. Vorzeichen

22.03.2014

Aufgabe I-3 (Schaltfunktionen und Schaltnetze)

a) Ein n-Bit Priority-Encoder ist eine Schaltfunktion mit $n=2^k$ Eingängen und k Ausgängen mit folgender Funktion: ist in der Eingabe Bit i das höchstwertige Bit mit dem Wert 1, dann ist die Ausgabe die Binärdarstellung von i. Besteht die Eingabe nur aus Nullen, dann besteht auch die Ausgabe nur aus Nullen. Ein Beispiel für n=8: ist die Eingabe $a_7 \dots a_0=00001101$, dann ist a_3 das höchstwertige Bit mit dem Wert 1, und die Ausgabe besteht aus der Binärdarstellung von 3 (mit 3 Stellen, da $n=8=2^3$), also $b_2 \dots b_0=011$.

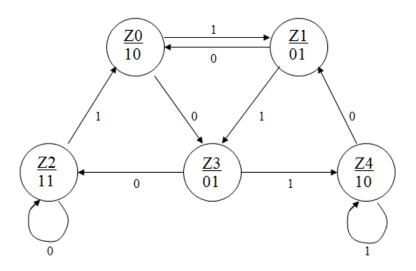
Geben Sie die Wertetabelle eines 4-Bit Priority-Encoders an. (4 P.) Hinweis: Sie dürfen zur Abkürzung den * benutzen, um bei einem Eingabemuster anzugeben, dass der Wert des betreffenden Bits keine Rolle für die Ausgabe spielt. Zum Beispiel steht 0* für 00 und 01.

$\begin{array}{ c c c c c c c c c c c c c c c c c c c$	b_1b_0
I	1

b)	Ein Schaltnetz hat $n=2^k$ Eingänge und einen Ausgang, sowie $n-1$ Gatter mit je 2 Eingängen. Geben Sie an: (je 1 P.)
	maximale Tiefe des Schaltnetzes:
	minimale Tiefe des Schaltnetzes:
	Falls eines der Gatter durch einen Inverter ersetzt wird, hängt der Wert des Ausgangs immer noch von allen Eingängen ab.
	JA NEIN

Aufgabe I-4 (Schaltwerke)

Zeichnen Sie ein Schaltwerk für einen Moore-Automaten mit Hot-One-Kodierung des Zustands in D-Flipflops, einem Eingabesignal x und zwei Ausgabesignalen y_1y_0 , dessen Zustandsgraph wie folgt gegeben ist. Gatter dürfen mehr als 2 Eingänge haben, die Flipflops können vereinfacht als Rechtecke (links Dateneingang, rechts Ausgang) gezeichnet sein, sollten aber mit dem betreffenden Zustandsnamen markiert werden. (6 P.)



Aufgabe I-5 (Zustandsminimierung)

a) Gegeben ist ein Teil der Zustandstabelle eines Automaten mit einem Eingabesignal x. Der Tabellenteil zeigt die Ausgabe. Welche Zustandspaare erfüllen die Gleichung (3.25) des Kurstextes? (3 P.)

	Ausgabe bei		
	x = 0	x = 1	
Z1	0	1	
Z2	1	1	
Z3	1	0	
Z4	1	1	
Z5	1	0	
Z6	0	1	
Z7	0	1	

b) Gegeben ist ein Teil der Zustandstabelle eines Automaten mit einem Eingabsignal x. Der Tabellenteil zeigt die Nachfolgezustände.

Zustandspaare, die die Gleichung (3.25) des Kurstextes erfüllen, sind:

(Z1, Z6), (Z2, Z3), (Z2, Z4), (Z3, Z4), (Z5, Z7)

Stellen Sie die Tabelle der Stufe 0 einer Zustandsminierung auf. (3 P.)

Stufe 0:

Zusatz: Bestimmen Sie die Paare äquivalenter Zustände! (2 Zusatzpunkte)

Aufgabe I-6 (ASM-Diagramm)

Es soll ein komplexes Schaltwerk zum Potenzieren durch wiederholtes Quadrieren konstruiert werden. Möchte man für natürliche Zahlen x und z die Potenz $y=x^z$ berechnen, dann kann man x wiederholt quadrieren und erhält so nacheinander x^2 , $x^4=x^{(2^2)}$, $x^8=x^{(2^3)}$ usw. Mit der Binärdarstellung bin $(z)=z_k\ldots z_0$, d.h. $z=\sum_{i=0}^k z_i\cdot 2^i$ erhält man

$$y = x^z = x^{\sum_{i=0}^k z_i \cdot 2^i} = \prod_{i=0}^k (x^{(2^i)})^{z_i}$$

d.h. man multipliziert nur die Quadrate, deren korrespondierende Stelle von $\sin(z)$ den Wert 1 hat. Als Programm formuliert:

```
a=z; b=x; c=1;
while(a ungleich 0){
  if(unterstes Bit von a=1) c=c*b;
  b=b*b;
  a=a>>1;
}
y=d;
```

a) Vervollständigen Sie das folgende ASM-Diagramm, indem Sie falls notwendig in den grauen Kästchen etwas ergänzen. Bei einem Kästchen an einer Kante ist die Kante zum Zielzustand zu verlängern. (4 P.)

b) Handelt es sich um ein komplexes Moore- oder Mealy-Schaltwerk? (1 P.)

Mealy ${\bf Moore}$

c) Geben Sie an, wie viele der jeweiligen Einheiten im Operationswerk gebraucht wer-

den. Hierbei solle	n X und Z Eingaben und Y eine Ausgabe sein, für die keine Register
benötigt werden.	(3 P.)
O	
Register:	
Multiplexer:	
Multiplizierer:	
Subtrahierer:	
Vergleicher:	
Shifter:	

Aufgabe I-7 (Grundlagen eines Computers)

a)	Nennen Sie die drei Klassen von Registern in einem Mikroprozessor. (2 P.)
b)	Nennen Sie drei Status-Flags. (2 P.)
c)	In der Holphase wird der nächste auszuführende Befehl aus dem Speicher geladen
,	Mit dem Inhalt welchen Registers wird der Speicher dabei adressiert? (1 P.)